

KiCad :

un tool di progettazione elettronica open source

13 Settembre 2024
ore 14:20 – 18:45

Seminario in presenza

**Ordine degli Ingegneri della Provincia di Roma Piazza
della Repubblica 59, Roma**

L'Ordine degli Ingegneri della Provincia di Roma in collaborazione con la Fondazione dell'Ordine degli Ingegneri di Roma organizza un seminario tecnico gratuito in presenza per i propri iscritti in regola con le quote associative.

La partecipazione al seminario rilascia agli ingegneri n. 4 CFP ai fini dell'aggiornamento delle competenze professionali (ex DPR 137/2012 e successivo regolamento approvato dal Ministero della Giustizia).

La frequenza è obbligatoria e i 4 CFP saranno riconosciuti solo con la partecipazione all'intera durata dell'evento.

L'iscrizione è obbligatoria sul sito della Fondazione dell'Ordine degli Ingegneri di Roma alla pagina:

<https://foir.it/formazione/eventi>

Prenotandosi all'evento si autorizza il trattamento dei dati personali (nome, cognome, matricola, codice fiscale, email, cell.), ai sensi dell'art. 13 del GDPR (Regolamento UE 2016/679), per le sole finalità connesse alla organizzazione ed erogazione dell'evento.

L'**attestato di partecipazione** all'evento, che sarà conseguito previo controllo della partecipazione a tutta la durata

dell'evento, potrà essere scaricato dagli Ingegneri dalla piattaforma www.mying.it nei giorni successivi allo svolgimento dell'evento medesimo e dovrà essere custodito dal discente ai sensi dell'art. 10 del Regolamento per l'Aggiornamento delle Competenze Professionali.

Il materiale didattico - informativo inerente al seminario sarà disponibile per tutti gli iscritti sul sito della Fondazione dell'Ordine nei giorni successivi allo svolgimento dell'evento.

La **Commissione ELETTRONICA e MICROELETTRONICA** istituita presso l'Ordine degli Ingegneri della Provincia di Roma, propone agli iscritti un seminario tecnico gratuito sul tema della progettazione elettronica attraverso l'utilizzo del tool gratuito ed open source KiCad.

Sarà fornita una panoramica sul software, evidenziandone le principali caratteristiche e le prospettive che l'uso di tale strumento consente ai progettisti. Dopo una breve panoramica sulle caratteristiche di KiCad, verrà illustrato come realizzare schemi elettrici multisheet e la preparazione dei footprint necessari. Saranno approfondite la creazione e la modifica di footprint personalizzati (gestione delle librerie), seguite dall'uso e configurazione dei principali plugin disponibili. Sarà illustrato come impostare il motore di simulazione e simulare il funzionamento dello schema elettrico (SPICE) attraverso un esercizio completo, per poi passare alla progettazione del PCB e alla generazione dei file di produzione. Saranno discusse le tecniche di pannellizzazione per ottimizzare la produzione e verrà utilizzato il visualizzatore 3D per l'ispezione e il rendering del progetto.

Programma 13 settembre 2024

Ore 14:20 – 14:30

Saluti iniziali e introduzione ai lavori.

Ing. Massimo Cerri

Presidente

Ordine degli Ingegneri della Provincia di Roma

Ing. Pier Francesco Maria Santi

Presidente Commissione Elettronica e Microelettronica

Ordine degli Ingegneri di Roma

Ore 14:30 – 14:45

Introduzione a KiCad: panoramica generale, caratteristiche generali e prospettive

Ing. Pier Francesco Maria Santi

Presidente Commissione Elettronica e Microelettronica

Ordine degli Ingegneri di Roma

Ore 14:45 – 15:45

Progettazione dello schema elettrico con KiCad, gestione dei componenti e dei footprint (librerie)

Ing. Pier Francesco Maria Santi

Presidente Commissione Elettronica e Microelettronica

Ordine degli Ingegneri di Roma

ore 15:45 – 16:45

Simulazione del funzionamento di un circuito con il motore SPICE di KiCad

Ing. Antonio Fasano, Ph.D.

Membro Commissione Elettronica e Microelettronica

Ordine degli Ingegneri di Roma

Ore 16:45 – 17:00 Pausa/Coffe break

Ore 17:00 – 18:00

Progettazione del PCB e realizzazione dei file di produzione.

Ing. Pier Francesco Maria Santi

*Presidente Commissione Elettronica e Microelettronica
Ordine degli Ingegneri di Roma*

Ore 18:00 – 18:45

Creazione dei file per la produzione e tecniche di pannellizzazione.

Ing. Pier Francesco Maria Santi

*Presidente Commissione Elettronica e Microelettronica
Ordine degli Ingegneri di Roma*

Ore 18:45

Risposte alle domande, chiusura lavori e saluti finali
